

宜特工程窗口一覽表

部門	聯絡人	分機	營業時間	可否預約	需準備資訊
SAT / X-RAY	呂課長	6070	週一至週五 08:30~24:00	Y	Test condition
封裝部	李先生	6871	週一至週五 08:30~24:00	N	Bonding diagram / coordinates
化性 (Decap/拍照)	林課長	6731	週一至週五 08:30~24:00	N	
FIB	李副理	6000	週一至週五 08:30~24:00	Y	Layout or GDS file
EMMI / OBIRCH	曾先生	6781	週一至週五 08:30~22:00	Y	Pin assignment, test condition
Probe / LC / TLP / TDR / Laser cut / I/V curve	曾先生	6781	週一至週五 08:30~22:00	Y	Pin assignment, test condition / Discussion in advance
測試工程 / Loadboard / Portable EMMI	曾課長	2300	週一至週五 08:30~17:30	Y	Discussion in advance
材料分析 (SEM/Auger/SIMS)	呂課長	6641	週一至週五 08:30~21:00	Y	Discussion in advance
零件壽命實驗	顏課長	6661	週一至週五 08:30~17:30	N	Package Outline drawing, pin assignment, test condition, schematic file, test pattern
零件ESD	林課長	6200	週一至週五 08:30~24:00	N	Pin assignment, test condition
零件可靠度實驗	吳課長	6403	週一至週五 08:30~17:30	Y	Test condition
系統可靠度實驗	陳課長	6321	週一至週五 08:30~17:30	Y	Test condition
上板整合驗證	陳先生	7604	週一至週五 08:30~17:30	N	Discussion in advance
競爭力分析	邱課長	6065	週一至週五 08:30~17:30	N	Discussion in advance
FA整合專案	陳課長	6771	週一至週五 08:30~17:30	N	Discussion in advance
化學分析	趙小姐	6901	週一至週五 08:30~17:30	Y	Test items
PCB Layout	林副理	2901	週一至週五 08:30~17:30	N	Discussion in advance